ANEXO I
Relación de plazas autorizadas de
PROFESORES ASOCIADOS
que se convocan por
PROCEDIMIENTO DE URGENCIA

PLAZA Nº	DOTACIONES	DEDICACIÓN (1)	ÁREA DE CONOCIMIENTO (2)	PERFIL (en su caso)	CENTRO	LOCALIDAD (3)
PU/20/224	1	P4	Tecnología Electrónica	Diseño electrónico hardware y software para sistemas embebidos, incluyendo implementación de algoritmia inteligente	Escuela de Ingeniería y Arquitectura	Zaragoza

(1) Indicar P3, P4, P6, según corresponda
(2) Indicar (D) en las plazas en que se haya autorizado por el Rector solicitudes con título de diplomado
(3) Localidad: H = Huesca, T = Teruel, Z = Zaragoza

Departamento de Ingeniería Electrónica y Comunicaciones

a17e9e26652799af8e18ab3a338a3b07
Copia auténtica de documento firmado digitalmente. Puede verificar su autenticidad en http://valide.unizar.es/csv/a17e9e26652799af8e18ab3a338a3b07

CSV: a17e9e26652799af8e18ab3a338a3b07	Organismo: Universidad de Zaragoza	Página: 1 / 1
Firmado electrónicamente por	Cargo o Rol	Fecha
FRANCISCO JAVIER MATEO GASCÓN	Director DIEC	17/11/2020 14:29:00